

10. Prakticheskoe zanjatie “Sostavlenie tablicy sindromov oshibok ciklichesкого koda”

Каждому студенту выдается задание: составить таблицу и схему дешифратора синдромов циклического кода 7,4, исправляющего одну ошибку в кодовом слове. Образец выполненного задания прилагается ниже.

Кодовое слово:
0110001

Кодовое слово:
1100010

Кодовое слово:
1000101

Кодовое слово:
0001011

Без ошибок				
№ такт	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	1	1	1	0
4	0	0	1	1
5	0	1	1	1
6	0	1	0	1
7	1	0	0	0

Без ошибок				
№ такт	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	0	0	1	1
4	0	1	1	1
5	0	1	0	1
6	1	0	0	0
7	0	0	0	0

Без ошибок				
№ такт	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	0	0	1	0
3	0	0	0	1
4	0	1	1	0
5	1	1	1	1
6	0	1	0	1
7	1	0	0	0

Без ошибок				
№ такт	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	0	0	0	0
3	0	0	0	1
4	1	1	0	0
5	0	0	1	0
6	1	1	0	1
7	1	0	0	0

ошибка в нулевом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	1	1	1	1
4	0	1	0	1
5	0	1	0	0
6	0	1	0	1
7	1	1	0	1

ошибка в нулевом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	0	0	1	0
4	0	0	0	1
5	0	1	1	0
6	1	1	1	1
7	0	1	0	1

ошибка в нулевом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	0	0	0	0
3	0	0	0	0
4	0	0	0	0
5	1	1	0	0
6	0	0	1	0
7	1	1	0	1

ошибка в нулевом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	1	0
2	0	0	1	0
3	0	0	0	1
4	1	0	1	0
5	0	0	0	1
6	1	0	1	0
7	1	1	0	1

ошибка в первом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	0	0	0	0
3	1	1	0	0
4	0	0	1	0
5	0	0	0	1
6	0	1	1	0
7	1	1	1	1

ошибка в первом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	0	0	1	0
3	0	0	0	1
4	0	1	1	0
5	0	0	1	1
6	1	0	1	1
7	0	1	1	1

ошибка в первом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	0	0	1	1
4	0	1	1	1
5	1	0	0	1
6	0	1	1	0
7	1	1	1	1

ошибка в первом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	0	0	1	0
4	1	1	0	1
5	0	1	0	0
6	1	1	1	0
7	1	1	1	1

ошибка во втором разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	0	0	1	0
4	0	0	0	1
5	0	1	1	0
6	0	0	1	1
7	1	0	1	1

ошибка во втором разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	1	1	1	1
4	0	1	0	1
5	0	1	0	0
6	1	1	1	0
7	0	0	1	1

ошибка во втором разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	0	0	1	0
3	1	1	0	1
4	0	1	0	0
5	1	1	1	0
6	0	0	1	1
7	1	0	1	1

ошибка во втором разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	0	0	1	0
3	1	1	0	0
4	1	1	1	0
5	0	0	1	1
6	1	0	1	1
7	1	0	1	1

ошибка в третьем разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	1	1	1	0
4	1	1	1	1
5	0	1	0	1
6	0	1	0	0
7	1	1	1	0

ошибка в третьем разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	0	0	1	1
4	1	0	1	1
5	0	1	1	1
6	1	0	0	1
7	0	1	1	0

ошибка в третьем разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	0	0	1	0
3	0	0	0	1
4	1	0	1	0
5	1	1	0	1
6	0	1	0	0
7	1	1	1	0

ошибка в третьем разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	0	0	0	0
3	0	0	0	0
4	0	0	0	0
5	0	0	0	0
6	1	1	0	0
7	1	1	1	0

ошибка в четвертом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	1	1	1	0
4	0	0	1	1
5	1	0	1	1
6	0	1	1	1
7	1	0	0	1

ошибка в четвертом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	0	0	1	1
4	0	1	1	1
5	1	0	0	1
6	1	0	1	0
7	0	0	0	1

ошибка в четвертом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	0	0	1	0
3	0	0	0	1
4	0	1	1	0
5	0	0	1	1
6	0	1	1	1
7	1	0	0	1

ошибка в четвертом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	0	0	0	0
3	0	0	0	0
4	1	1	0	0
5	1	1	1	0
6	1	1	1	1
7	1	0	0	1

ошибка в пятом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	1	1	1	0
4	0	0	1	1
5	0	1	1	1
6	1	0	0	1
7	1	0	1	0

ошибка в пятом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	0	0	1	1
4	0	1	1	1
5	0	1	0	1
6	0	1	0	0
7	0	0	1	0

ошибка в пятом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	0	0	1	0
3	0	0	0	1
4	0	1	1	0
5	1	1	1	1
6	1	0	0	1
7	1	0	1	0

ошибка в пятом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	0	0	0	0
3	0	0	0	0
4	1	1	0	0
5	0	0	1	0
6	0	0	0	1
7	1	0	1	0

ошибка в шестом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	0	0	0	0
2	1	1	0	0
3	1	1	1	0
4	0	0	1	1
5	0	1	1	1
6	0	1	0	0
7	0	1	0	0

ошибка в шестом разряде				
№ такта	вход	D1	D2	D3
0	0	0	0	0
1	1	1	0	0
2	1	1	1	0
3	0	0	1	1
4	0	1	1	1
5	0	1	0	1
6	1	0	0	0